

# MICROSAR Memory Aufbaukurs

## Agenda VectorAcademy

<b>Lernformat:</b>	Dieser Kurs wird als Präsenzkurs <b>oder</b> Remotekurs angeboten
<b>Dauer:</b>	Als Präsenzkurs: 1 Tag Als Remotekurs: 6 Stunden
<b>Zielgruppe:</b>	Entwickler von Steuergeräten mit Schwerpunkt auf Konfiguration und Integration eines Memory Stacks
<b>Voraussetzungen:</b>	Teilnahme am Training „AUTOSAR Classic Platform Basiskurs“ oder gute Kenntnisse über AUTOSAR Classic Platform
<b>Ziel:</b>	Definition einer sinnvollen Memory-Partitionierung, korrekter Umgang mit typischen Problemsituationen, Auslegung der Speichernutzung und Optimierung, Einsatz der Speicherlösung zur Interaktion mit dem Bootloader.

### 1. Einführung

- > Überblick Memory Stack
- > Unterschiede zwischen EEPROM und Flash

### 2. NvBlockSwComponents

- > Einordnung innerhalb AUTOSAR
- > Einleitung und Eigenschaften
- > NV Data Ports
- > Design von NvBlockSwComponents
- > NV Block Descriptor

### 3. Non-Volatile Memory Manager

- > Einordnung innerhalb des Memory Stack
- > Einleitung und Eigenschaften
- > Konfiguration
- > FAQ

### 4. Memory Abstraction Interface

- > Einordnung innerhalb des Memory Stack
- > Basisfunktionalitäten

### 5. MICROSAR EA - EEPROM Abstraction

- > Einordnung innerhalb des Memory Stack
- > Eigenschaften
- > Funktionsprinzipien
- > Konfiguration
- > FAQ

# MICROSAR Memory Aufbaukurs

## Agenda VectorAcademy

### 6. MICROSAR FEE - FLASH EEPROM Emulation

- > Einordnung innerhalb des Memory Stack
- > Eigenschaften
- > Funktionsprinzipien
- > Konfiguration
- > FAQ

### 7. MICROSAR FEE SmallSector

- > Einordnung innerhalb des Memory Stack
- > Eigenschaften
- > Funktionsprinzipien
- > Konfiguration
- > FAQ

### 8. vMem Lösung

- > Einordnung innerhalb des Memory Stack
- > Architektur der vMem Lösung
- > AUTOSAR Flash Driver Interface: Fls\_30\_vMemAccM
- > Memory Access Management
- > Hardwarezugang
- > Anwendungsfälle

### 9. Analysieren des Memory Dumps

- > Handling des MemAlyzer